



Calendarización de prácticas

Código	FODO-05
Versión	02
Página	1/1
Sección ISO	8.2.2, 8.2.3, 8.5.1
Fecha de emisión	10 de enero de 2022

Facultad de Ingeniería

Departamento de Electrónica

La impresión de este documento es una copia no controlada

Laboratorio de: Diseño Digital Semestre: 2024-2 Fecha de realización: 24/01/2024

SEMANA	TEMAS DE TEORÍA	Periodo de realización		# Práctica	Nombre de práctica o actividad
		inicio	término		
1	1. Introducción	29-01-24	02-02-24		Presentación del curso y del Sistema de Gestión de la Calidad
2	2. Sistemas numéricos y códigos	05-02-24	09-02-24	1*	Introducción al software de descripción de hardware y compuertas lógicas
3	3. Álgebra Booleana y compuertas lógicas	12-02-24	16-02-24		
4		19-02-24	23-02-24		
5	4. Circuitos combinacionales	26-02-24	01-03-24	2	Tiempos de propagación
6		04-03-24	08-03-24	3	Circuitos aritméticos y Decodificadores
7		11-03-24	15-04-24		
8		18-03-24	22-03-24	4*	Multiplexores
		25-03-24	29-03-24		Vacaciones
9	4. Circuitos combinacionales	01-04-24	05-04-24	4	Multiplexores
10	5. Circuitos secuenciales	08-04-24	12-04-24	5	Aplicaciones con circuitos combinacionales
11		15-04-24	19-04-24	6	Circuitos Secuenciales: Latch y Flip-Flops
12		22-04-24	26-04-24	7*	Contadores y registros
13		29-04-24	03-05-24		
14		06-05-24	10-05-24	8*	Máquinas de estado finito
15		13-05-24	17-05-24	Libre*	Libre
16		20-05-24	24-05-24		Entrega de calificaciones de profesores de laboratorio a alumnos y entrega de evidencia de evaluación práctica a Responsable del laboratorio
				Preparación de listas de calificaciones finales de laboratorio para la entrega a profesores de teoría	

* Días inhábiles: Lunes 5 de febrero
Lunes 18 de marzo
Miércoles 1, Viernes 10 y Miércoles 15 de mayo