



## Calendarización de prácticas

Código	FODO-05
Versión	02
Página	1/1
Sección ISO	8.2.2, 8.2.3, 8.5.1
Fecha de emisión	10 de enero de 2022

Facultad de Ingeniería

Departamento de Electrónica

La impresión de este documento es una copia no controlada

Laboratorio de: **Dispositivos Electrónicos Programables**

Semestre: **2025-2**

Fecha de realización: **30/01/2025**

SEMANA	TEMAS DE TEORÍA	Periodo de realización		# Práctica	Nombre de práctica o actividad
		inicio	término		
1	1. Introducción	04-02-25	07-02-25		Presentación del curso y del Sistema de Gestión de la Calidad
2	2. Dispositivos Lógicos Programables	10-02-25	14-02-25		
3		17-02-25	21-02-25	1	Introducción al software de diseño para Dispositivos Lógicos Programables (PLD)
4	Dispositivos lógicos programables complejos (CPLD) y lenguajes descriptivos de hardware (HDL)	24-02-25	28-02-25		
5		03-03-25	07-03-25		
6		10-03-25	14-03-25		
7		17-03-25	21-03-25	2*	Diseño, simulación e implementación de un sistema electrónico digital basado en FPGA
8	4. Diseño de sistemas electrónicos utilizando el Arreglo de Compuertas Programables	24-03-25	28-03-25		
9		31-03-25	04-04-25	3	Diseño e implementación de un Sistema en Circuito (SoC) basado en FPGA
10	5. Introducción al diseño de sistemas electrónicos con circuitos programables	07-04-25	11-04-25		
11		21-04-25	25-04-25		
12		28-04-25	02-05-25	4*	Análisis, diseño, emulación e implementación de un Sistema Electrónico Digital basado en Sistema Programable en Circuito (PSoC)
13		05-05-25	09-05-25		
14	6. Características especiales en los FPGA y HDL-AMS (analog mixed signal)	12-05-25	16-05-25		
15		19-05-25	23-05-25		Entrega de calificaciones de profesores de laboratorio a alumnos y entrega de evidencia de evaluación práctica a Responsable del laboratorio Preparación de listas de calificaciones finales de laboratorio para la entrega a profesores de teoría
* Días inhábiles:		Lunes 3 de febrero y 17 de marzo Jueves 1 y 15 de mayo			