	Calendarización de prácticas	Código	FODO-05
		Versión	02
		Página	1/1
		Seccón ISO	8.2.2, 8.2.3, 8.5.1
		Fecha de emisión	10 de enero de 2022
Facultad de Ingeniería		Departamento de Electrónica	
La impresión de este documento es una copia no controlada			

Laboratorio de: **Sistemas Digitales** Semestre: 2025-2 Fecha de realización: 27/1/2025

SEMANA	TEMAS DE TEORÍA	Periodo de realización		# Práctica	Nombre de práctica o actividad
		inicio	término		
1	1. Introducción	03-02-25	07-02-25	*	Presentación del curso y del Sistema de Gestión de la Calidad
2	2. Sistemas numéricos y códigos	10-02-25	14-02-25	1	Introducción al software de descripción de hardware y compuertas lógicas
3	3. Álgebra Booleana y compuertas lógicas	17-02-25	21-03-25		
4		24-02-25	28-02-25	2	Tiempos de propagación
5	4. Circuitos combinacionales	03-03-25	07-03-25	3	Circuitos aritméticos y Decodificadores
6		10-03-25	14-03-25		
7		17-03-25	21-03-25	4*	Multiplexores
8		24-03-25	28-03-25		
9		31-03-25	04-04-25	5	Aplicaciones con circuitos combinacionales
10	5. Circuitos secuenciales	07-04-25	11-04-25	6	Circuitos Secuenciales: Latch y Flip-Flops
11		21-04-25	25-04-25	7*	Contadores y registros
12		28-04-25	02-05-25		
13		05-05-25	09-05-25	8	Máquinas de estado finito
14		12-05-25	16-05-25	Libre*	Libre
		19-05-25	23-05-25		Entrega de calificaciones de profesores de laboratorio a alumnos y entrega de evidencia de evaluación práctica a Responsable del laboratorio
15					Preparación de listas de calificaciones finales de laboratorio para la entrega a profesores de teoría

*** Días inhábiles:** lunes 3 de febrero, lunes 17 de marzo, jueves 1 de mayo, jueves 15 de mayo