	Calendarización de prácticas	Código	FODO-05
		Versión	02
		Página	1/1
		Seccón ISO	8.2.2, 8.2.3, 8.5.1
		Fecha de emisión	10 de enero de 2022
Facultad de Ingeniería		Departamento de Electrónica	
La impresión de este documento es una copia no controlada			

Laboratorio de: **Dispositivos Electrónicos Programables** Semestre: 2026-1 Fecha de realización: 04/08/2025

SEMANA	TEMAS DE TEORÍA	Periodo de realización		# Práctica	Nombre de práctica o actividad
		inicio	término		
1	1. Introducción	11-08-25	15-08-25		Presentación del curso y del Sistema de Gestión de la Calidad
2	2. Dispositivos Lógicos Programables	18-08-25	22-08-25		
3		25-08-25	29-08-25	1	Introducción al software de diseño para Dispositivos Lógicos Programables (PLD)
4	Dispositivos lógicos programables complejos (CPLD) y lenguajes descriptivos de hardware (HDL)	01-09-25	05-09-25		
5		08-09-25	12-09-25		
6		15-09-25	19-09-25		
7		22-09-25	26-09-25	2	Diseño, simulación e implementación de un sistema electrónico digital basado en FPGA
8		29-09-25	03-10-25		
9	4. Diseño de sistemas electrónicos utilizando el Arreglo de Compuertas Programables en Campo (FPGA)	06-10-25	10-10-25		
10		13-10-25	17-10-25	3	Diseño e implementación de un Sistema en Circuito (SoC) basado en FPGA
11		20-10-25	24-10-25		
12		27-10-25	31-10-25		
13	5. Introducción al diseño de sistemas electrónicos con circuitos programables (SoPC)	03-11-25	07-11-25	4	Análisis, diseño, emulación e implementación de un Sistema Electrónico Digital basado en Sistema Programable en Circuito (PSoC)
14		10-11-25	14-11-25		
15	6. Características especiales en los FPGA y HDL-AMS (analog mixed signal)	17-11-25	21-11-25		
16		24-11-25	28-11-25		Entrega de calificaciones de profesores de laboratorio a alumnos y entrega de evidencia de evaluación práctica a Responsable del laboratorio
					Preparación de listas de calificaciones finales de laboratorio para la entrega a profesores de teoría

*** Días inhábiles:** 15 y 16 de septiembre
17 de noviembre