



Calendarización de prácticas

Código	FODO-05
Versión	02
Página	1/1
Sección ISO	8.2.2, 8.2.3, 8.5.1
Fecha de emisión	10 de enero de 2022

Facultad de Ingeniería

Departamento de Electrónica

La impresión de este documento es una copia no controlada

Laboratorio de: **Sistemas Digitales**

Semestre: 2026-1

Fecha de realización: 4/8/2025

SEMANA	TEMAS DE TEORÍA	Periodo de realización		# Práctica	Nombre de práctica o actividad
		inicio	término		
1	1. Introducción	11-08-25	15-08-25		Presentación del curso y del Sistema de Gestión de la Calidad
2	2. Sistemas numéricos y códigos	18-08-25	22-08-25	1	Introducción al software de descripción de hardware y compuertas lógicas
3	3. Álgebra Booleana y compuertas lógicas	25-08-25	29-08-25		
4		01-09-25	05-09-25		
5	4. Circuitos combinacionales	08-09-25	12-09-25	2	Tiempos de propagación
6		15-09-25	19-09-25	3*	Circuitos aritméticos y Decodificadores
7		22-09-25	26-09-25		
8		29-09-25	03-10-25	4	Multiplexores
9		06-10-25	10-10-25		
10	5. Circuitos secuenciales	13-10-25	17-10-25	5	Aplicaciones con circuitos combinacionales
11		20-10-25	24-10-25	6	Circuitos Secuenciales: Latch y Flip-Flops
12		27-10-25	31-10-25	7	Contadores y registros
13		03-11-25	07-11-25		
14		10-11-25	14-11-25	8	Máquinas de estado finito
15		17-11-25	21-11-25	Libre*	Libre
16		24-11-25	28-11-25		Entrega de calificaciones de profesores de laboratorio a alumnos y entrega de evidencia de evaluación práctica a Responsable del laboratorio
					Preparación de listas de calificaciones finales de laboratorio para la entrega a profesores de teoría
* Días inhábiles: 15 y 16 de septiembre 17 de noviembre					