

PTS	ASPECTO A EVALUAR	Muy Bueno (3)	Bueno (2)	Regular (1)	Deficiente o nulo (0)	
2	Portada	Todos los datos correctos, título laboratorio, integrantes de la brigada.	Datos importantes correctos, con algún error.	Sin datos importantes, difícil distinguir la procedencia de la práctica	sin portada	P
48	Introducción y trabajo previo					I
8	Descripción donde se presentan los conceptos incluidos en la práctica en máximo dos cuartillas	todos los conceptos bien descritos y se profundiza en los temas que describen la práctica se ajusta la extensión pedida.	Todos los conceptos correctos y apegados a lo que se necesita pero demasiado extenso	Faltan conceptos o están mal ordenados y con poca profundidad	faltan muchos conceptos y son sumamente escasos, sin orden ni apegados a lo que se necesita en la práctica.	I1
20	Análisis de los circuitos, encontrar las metodologías usadas para el diseño de circuitos digitales y la descripción de su lógica de funcionamiento.	Buen análisis de circuitos y aplicación de metodologías de diseño antes de realizar la práctica, usando conceptos adecuados.	Algunos resultados fuera de los valores requeridos, por algún criterio usado	los análisis son erráticos y/o no hay un planteamiento para llegar a los resultados.	No hubo una metodología previa para soportar el trabajo en el desarrollo de la práctica.	I2
20	Contar con la descripción del funcionamiento del diseño realizado para los puntos contenidos en la práctica y/o por bloques si se requiere. Si se solicitan también incluir simulaciones que ayuden para visualizar el funcionamiento de los circuitos digitales ha implementar.	Se presentaron de forma clara y nítida la descripción de los diseños propuestos para la práctica e incluyen para los casos señalados también el los diagramas de bloques que ilustran la implementación, así como la simulaciones solicitadas.	Se presentan las descripciones, pero no se visualizan claramente, son borrosas y no se puede establecer si son correctas y faltan algunas partes para el desarrollo.	Se presentan soluciones pero no están plenamente fundadas en un análisis previo, faltan varios puntos para completar la descripción de la lógica de funcionamiento de los circuitos.	Lo presentado no fundamenta ni contribuye a resolver los puntos que se piden en la práctica. No se presentaron el material solicitado.	I3
23	Desarrollo					D
23	Esquemas que ilustran lo realizado en laboratorio puede usar la opción(RTL) para generar este esquema la los archivos VHDL. Describir lo realizado para poder implementar y probar cada uno de los circuitos, esto incluye las combinacionales usadas para realizar las pruebas, asignación de pines, etc.	Se hace la descripción de lo que se realizó en la sesión de laboratorio que elementos se usaron y los diagramas que se usaron para diseñar los circuitos combinacionales, se ilustran los circuitos armados en laboratorio, trazados ya se por asignación de pines, simulación, etc	Se colocaron ilustraciones de varios de los diseños, pero no hay descripción que apoyen lo que se realizó en laboratorio.	No se se apoya lo que se realizó previamente. Solo hay algunas referencias al trabajo previo sin comentar las implicaciones para su implementación y pruebas	No se añaden descripciones ni ilustraciones de las pruebas realizadas.	D1
13	Análisis de resultados					A
13	Análisis de cada elemento diseñado y su funcionalidad al implementarlo	Se comparan los datos que se realizaron previamente con lo medido en laboratorio y se comentan pruebas relevantes para comprobar el funcionamiento de los sistemas planteados.	Se comparan los datos que se realizaron previamente con lo medido en laboratorio.	Se comparan los datos que se realizaron previamente con lo medido en laboratorio y están totalmente fuera de rango	No existe ningún comparativo con lo que se realizó en la práctica	A1
14	Comentarios	Los comentarios son adecuados a lo realizado y se apoyan con lo realizado en la práctica, con buena redacción	los comentarios se apoyan en los resultados obtenidos	Los comentarios son escuetos y no reflejan ningún aspecto importante de la práctica	No se anexaron comentarios.	C

**100** TOTAL